

①9 BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENTAMT

①2 Offenlegungsschrift
①0 DE 40 39 355 A 1

≡ US 5,522,040

⑤ Int. Cl. 5: D4
G 06 F 11/30
// G06F 11/16

②1 Aktenzeichen: P 40 39 355.0
②2 Anmeldetag: 10. 12. 90
②3 Offenlegungstag: 11. 6. 92

DE 40 39 355 A 1

⑦1 Anmelder:

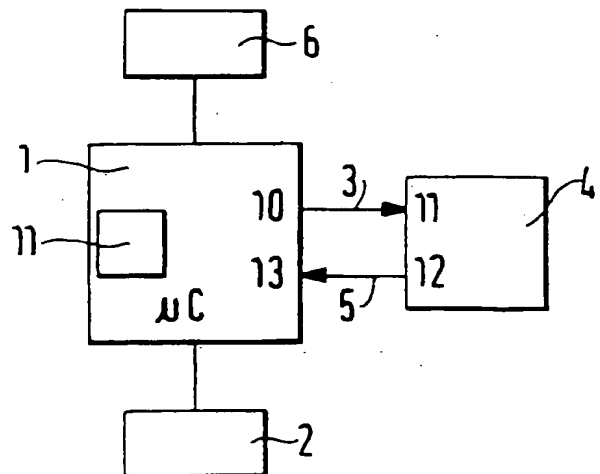
Robert Bosch GmbH, 7000 Stuttgart, DE

⑦2 Erfinder:

Nitschke, Werner, Dipl.-Phys., 7257 Ditzingen, DE;
Angerbauer, Margit, Dipl.-Ing. (BA), 7000 Stuttgart,
DE; Hofsäss, Michael, Dipl.-Ing., 7140 Ludwigsburg,
DE; Schweren, Harald, Dipl.-Ing., 7015 Korntal, DE

⑤4 Vorrichtung zur Prüfung einer Watchdog-Schaltung

⑤7 Es wird eine Vorrichtung zur Prüfung einer Watchdog-Schaltung vorgeschlagen, bei der die von der Watchdog-Schaltung zu überwachenden Impulse eines Mikrocomputers bzw. deren Pausenzeiten schrittweise verlängert werden, bis die Watchdog-Schaltung anspricht und ein entsprechendes Reset-Signal an den Mikrocomputer abgibt. Die Funktionsprüfung der Watchdog-Schaltung wird nach jedem Kaltstart des Mikrocomputers wiederholt. Diese Anordnung ist besonders geeignet für sicherheitsrelevante Systeme, bei denen die Funktionssicherheit der einzelnen Komponenten wie Mikrocomputer und Stellglieder zu überwachen sind.



DE 40 39 355 A 1

Beschreibung

Stand der Technik

Die Erfindung geht aus von einer Vorrichtung zur Prüfung einer Watchdog-Schaltung nach der Gattung des Hauptanspruchs. Bei Verwendung einer Watchdog-Schaltung zur Überwachung einer Pulssequenz eines Mikrocomputers geht man davon aus, daß der Mikrocomputer während des Programmlaufes an einem Programmschritt "hängenbleibt" und die Watchdog-Schaltung nach Ablauf einer bestimmten Zeit einen Resetbefehl an den Mikrocomputer abgibt. Dabei wird vorausgesetzt, daß die Watchdog-Schaltung stets fehlerfrei arbeitet. Aus der DE-OS 37 90 886 ist schon eine Watchdog-Schaltung bekannt, mit deren Hilfe im wesentlichen rechnergesteuerte Stellglieder sowie der Ausgang des Mikrocomputers überprüft werden. Eine Überwachung der Watchdog-Schaltung selbst findet jedoch nicht statt.

Eine zuverlässige Überwachung der Watchdog-Schaltung in Verbindung mit dem Mikrocomputer ist insbesondere bei zuverlässigkeits- und sicherheitsrelevanten Systemen erforderlich. Ein Beispiel hierfür sind Zündschaltungen oder Sicherheitseinrichtungen in Kraftfahrzeugen wie Antiblockiersysteme oder passive Rückhaltesysteme wie Airbag oder Sicherheitsgurte, die im Moment des Aufpralls in Funktion treten müssen. Da jedoch nicht nur diese Systeme, sondern auch die Watchdog-Schaltung selbst fehlerhaft sein kann, ist es erforderlich, deren Funktionssicherheit in bestimmten Zeitabständen zu überprüfen und im Fehlerfall eine Alarmmeldung auszugeben. Bei Ausfall der Überwachungsvorrichtung bzw. der Watchdog-Schaltung könnte ein Fehler im Mikrocomputer oder im Stellglied nicht mehr erkannt werden, so daß es zu einer Fehlfunktion kommen kann, was insbesondere in einem sicherheitsrelevanten System kritisch sein kann.

Vorteile der Erfindung

Die erfindungsgemäße Vorrichtung mit den kennzeichnenden Merkmalen des Hauptanspruchs hat demgegenüber den Vorteil, daß bei einem Testzyklus anhand der vorgegebenen Impulsfolge die einwandfreie Funktion der Watchdog-Schaltung überprüfbar ist. Denn bei Über- oder Unterschreiten von vorgegebenen Grenzwerten für die Impulsfolge muß die Watchdog-Schaltung ein Fehlersignal abgeben. Bleibt dieses Signal aus, dann ist dieses ein Zeichen für eine fehlerhafte Funktion der Watchdog-Schaltung.

Durch die in den Unteransprüchen aufgeführten Maßnahmen sind vorteilhafte Weiterbildungen und Verbesserungen der im Hauptanspruch angegebenen Vorrichtung möglich. Besonders vorteilhaft ist, daß die Impulsfolge schrittweise änderbar ist, da dadurch die Ansprechgrenze für die Watchdog-Schaltung exakt ermittelt werden kann.

Ein weiterer Vorteil ist darin zu sehen, daß das Signal der Watchdog-Schaltung einen Reset des Mikrocomputers auslöst. Dadurch wird der Programmlauf des Mikrocomputers unterbunden und der Mikrocomputer auf die Startposition zurückgesetzt.

Auch ist als Vorteil anzusehen, daß die Impulsfolge für den Testzyklus der Watchdog-Schaltung vor Beginn des eigentlichen Arbeitsprogramms abgegeben wird, da dadurch bereits nach dem Einschalten des Mikrocomputers ein Funktionsausfall der Watchdog-Schaltung er-

kennbar wird.

Um sicherzustellen, daß die Watchdog-Schaltung bei einwandfreier Funktion nicht erneut geprüft wird, ist es vorteilhaft, nach einem Reset-Befehl für den Mikrocomputer ein entsprechendes Codewort in einen Speicher einzuschreiben, das einerseits die Funktionsbereitschaft der Watchdog-Schaltung dokumentiert und andererseits die bereits erfolgte Prüfung erkennen läßt.

Besonders vorteilhaft ist, daß das Codewort in einem nichtflüchtigen Halbleiterspeicher abgelegt wird, damit es bei einem Spannungabfall nicht verlorengeht.

Ein weiterer Vorteil ist auch darin zu sehen, daß nach erfolgter Prüfung das Codewort geändert wird. Dadurch ist insbesondere nach dem Einschalten des Mikrocomputers die Möglichkeit gegeben, die Watchdog-Prüfung durchzuführen, wenn das Codewort fehlt. Dagegen unterbleibt die Prüfung, wenn das Codewort vorhanden ist.

Weitere Vorteile der Erfindung sind der Beschreibung entnehmbar.

Zeichnung

Ausführungsbeispiele der Erfindung sind in der Zeichnung dargestellt und in der nachfolgenden Beschreibung näher erläutert. Es zeigen

Fig. 1 ein Blockschaltbild eines Ausführungsbeispiels; die Fig. 2 ein Pulsdiagramm und die Fig. 3 ein Flußdiagramm.

Beschreibung des Ausführungsbeispiels

In Fig. 1, ist ein Blockschaltbild mit einem Mikrocomputer 1 dargestellt, der neben den üblichen bekannten Bestandteilen eines Mikrocomputersystems wie Eingabe, Arbeitsspeicher und Recheneinheit einen Impulsgeber 11 enthält. Der Impulsgeber 11 entspricht dem bekannten Taktgenerator eines Mikrocomputers, der bei jedem Takt den Mikrocomputer 1 aktiviert. Der Impulsgeber 11 erzeugt beispielsweise positive Rechteckimpulse mit der Amplitude U und der Pulsdauer T_i (Fig. 2). Die Pausendauer zwischen zwei nachfolgenden Impulsen ist T_p . Durch ein im Mikrocomputer 1 gespeichertes Steuerprogramm ist der Impulsgeber 11 in der Lage, die Pausendauer T_p um eine Zeitdauer dt schrittweise zu verlängern, so daß der n -te Impuls nach der Zeit $nxdt$ folgt. Das bedeutet, daß die Pausendauer T_p von einem Impuls zum nächsten Impuls um eine gewisse Zeit $nxdt$ vergrößert wird. Die Impulsfolge wird über den Ausgang 10 des Mikrocomputers 1 mittels der Leitung 3 auf den Eingang 11 einer Watchdog-Schaltung 4 gegeben. Der Ausgang 12 der Watchdog-Schaltung 4 ist über die Leitung 5 mit dem Eingang 13 des Mikrocomputers 1 verbunden. Der Eingang 13 ist als Reset-Eingang für den Mikrocomputer 1 ausgebildet. Desweiteren ist an dem Mikrocomputer 1 eine Anzeige 2 vorgesehen, die beispielsweise als LCD- oder LED-Anzeige ausgebildet ist.

In Fig. 2 ist eine Impulsfolge dargestellt, bei der die Impulse T_i in schrittweise zunehmendem Abstand folgen. Die Amplitude U sowie die Pulsdauer T_i sind konstant. Besonders einfach wirkt die Ansteuerung des Pulsgebers 11 dadurch, daß die kleinste Zeiteinheit für die Pausendauer T_p gleich der Zeit dt entspricht. Dadurch kann durch eine einfache Programmschleife die Pausendauer T_p gleichmäßig erhöht werden.

In weiterer Ausgestaltung der Erfindung ist es vorgesehen, anstelle der Verlängerung der Pausendauer die

Pausendauer T_p konstant zu halten und die Pulsdauer T_i in derselben Art und Weise, wie zuvor für die Pausendauer beschrieben wurde, zu verlängern. Es ist jedoch auch vorgesehen, die Puls- bzw. Pausendauer nicht zu verlängern, sondern schrittweise zu verkürzen. In diesem Fall muß von einer maximalen Puls- bzw. Pausendauer ausgegangen werden, die schrittweise verkürzt wird bis zu einem Minimum. Eine schrittweise Veränderung in sowohl Verlängerung als auch Verkürzung des Zeitintervalls ermöglicht darüberhinaus den Test einer sogenannten Fensterwatchdog-Anordnung, das heißt, einer Watchdogschaltung, die sowohl eine untere als auch eine obere Grenze überwacht.

Im folgenden wird die Wirkungsweise dieser Schaltungsanordnung beschrieben.

Die Vorrichtung wird zur Funktionsprüfung einer Watchdog-Schaltung verwendet. Bei einem Kaltstart des Mikrocomputers 1, d. h. nach Anlegen der Betriebsspannung und Laden des Arbeitsprogrammes, wird der Mikrocomputer 1 zunächst durch einen Resetbefehl zurückgesetzt und zunächst der Impulsgeber 11 zur Ausendung einer nach Fig. 2 dargestellten Impulsfolge gestartet. Die Watchdog-Schaltung 4 empfängt über ihren Eingang 11 die ausgesandte Impulsfolge und mißt die Pausendauer T_p . Liegt die Pausendauer T_p unterhalb eines bestimmten Grenzwerts, dann bleibt der Ausgang 12 der Watchdog-Schaltung 4 nicht aktiviert. Überschreitet die Pausendauer T_p den vorgegebenen Grenzwert, was nach einigen Impulsen aufgrund der stetig zunehmenden Pausendauer erreicht ist, dann wird der Ausgang 12 aktiviert und sendet ein entsprechendes Signal an den Eingang 13 des Mikrocomputers 1. Da der Eingang 13 als Reset-Eingang dient, bewirkt das Signal ein Zurücksetzen des Mikrocomputers. Desweiteren wird aus einer Speicherzelle des Speichers 6 ein Codewort ausgelesen, das die Information für die Überschreitung des vorgegebenen Grenzwertes angibt. Da das Codewort in Verbindung mit der den Grenzwert überschreitenden Pausendauer T_p das einwandfreie Funktionsverhalten der Watchdog-Schaltung signalisiert, wird nun das Arbeitsprogramm des Mikrocomputers 1 gestartet. Im nächsten Schritt wird jedoch das Codewort in der Speicherzelle des Speichers 6 gelöscht und eine neutrale Information eingeschrieben. Dieses hat den Vorteil, daß bei einem erneuten Kaltstart des Mikrocomputers 1 zunächst die Testfunktion für die Watchdog-Schaltung 4 gestartet werden muß.

Ein weiteres besonders einfaches Ausführungsbeispiel für den Funktionstest der Watchdog-Schaltung 4 ist darin zu sehen, daß anstelle der Impulsfolge lediglich ein 0- bzw. 1-Impuls gesendet werden. Diese Impulse sind so lang, daß beim 0-Impuls die Watchdog-Schaltung 4 noch nicht anspricht, während sie bei 1-Impuls auf jeden Fall anspricht. Damit ist auch gewährleistet, daß die Watchdog-Schaltung richtig arbeitet. Die Auswertung des Watchdog-Signals erfolgt in der gleichen Weise, wie es zuvor beschrieben wurde.

Das Flußdiagramm der Fig. 3 zeigt ein weiteres Ausführungsbeispiel der Erfindung, mit dem die Funktion einer Watchdog-Schaltung mit einem Fensterkomparator geprüft werden kann. Dabei wird zur Prüfung des Fensters üblicherweise die Periodendauer einer Pulsfolge auf einen minimalen und maximalen Grenzwert geprüft. Der Einfachheit halber wird angenommen, daß die Pulslänge T_i konstant ist und die Pausendauer T_p schrittweise verlängert bzw. verkürzt wird.

Gemäß der Fig. 3 wird nach dem Einschalten des Mikrocomputers und dem Laden des Programmes ein Re-

set ausgelöst (Position 29). In Position 30 wird aus dem Speicher 6 das Kennwort 1 ausgelesen und in Position 31 überprüft. Ist es "neutral", dann wird in Position 32 ein Laufzähler auf eine beliebige Kennziffer, zum Beispiel 5, gesetzt. Der Zähler gibt an, wie lang die Impulsfolge zur Prüfung der Watchdog-Schaltung sein soll, d. h. wie viele Perioden mit der gleichen Periodendauer durchlaufen werden sollen. Diese Funktion dient in besonders vorteilhafter Weise einerseits dazu, daß eine Prüfredundanz erfolgt, die frei von Störsignalen oder Fehlmessungen ist. Andererseits wird durch die Wiederholung der Einzelimpulse sichergestellt, daß sich die physikalisch bedingten Schaltzeiten der Hardware-Komponenten auf das Meßergebnis nicht störend auswirken.

In einem Beispiel soll angenommen werden, daß die minimale Grenze für die Pausendauer T_{\min} gleich 3 Millisekunden und die für die maximale Pausendauer T_{\max} gleich 8 Millisekunden lang sei. Der Fenster-Watchdog soll nun jedesmal ein Reset-Signal an den Mikrocomputer 1 auf der Datenleitung 5 abgeben, wenn die minimale Grenze unterschritten oder die maximale Grenze überschritten ist. Um den Testlauf zu starten, wird daher in Position 33 eine mittlere Pausendauer T_{norm} 6 ms angenommen. Dieser Wert wird als Codewort im Speicher 6 abgelegt. In Position 34 wird nun von der Watchdog-Überwachung überprüft, ob die Zeit T_{norm} zwischen den Grenzwerten 3 und 8 ms liegt. Ist die Bedingung erfüllt, wird der Zähler dekrementiert, also auf vier reduziert (Position 35). In Position 36 wird geprüft, ob der Zähler den Wert null hat. Da im Zählerregister noch die vier steht, wird ein erneuter Impuls ausgesandt, mit der gleichen Impulslänge $T_{\text{norm}} = 6$ ms ausgesandt, und die Abfrage beginnt wieder in Position 34. Ist nach fünf Zyklen, d. h. sind nun insgesamt fünf Impulse T_i bzw. Pausendauer T_p ausgesandt worden, dann hat in Position 36 der Zähler den Wert null. Im nächsten Schritt wird nun in Position 38 der Zähler wieder auf einen Startwert gesetzt, der beispielsweise wieder die 5 sein kann. In Position 37 wird nun die Pausendauer um eine Zeiteinheit dt erhöht, so daß nun die Pausendauer 7 ms beträgt und der neue Wert für die Pausendauer als Codewort 1 im Speicher 6 abgelegt. Anschließend wird wieder in Position 34 abgefragt, ob die vorgegebenen Grenzen überschritten sind. Nun läuft die Schleife 34 — 35 — 36 — 34 ... wieder so lange ab, bis der Zähler den Wert null hat. Danach wird wieder in die Schleife 38 — 37 gesprungen und die Pausendauer erneut um eine Einheit auf 8 ms erhöht. Anschließend erfolgt wieder die Abfrage über die Schleife 34 — 35 — 36 — 34 usw. Beim nächsten Durchlauf, wenn die Pausendauer auf 9 ms erhöht wurde, wird die Grenzüberschreitung in Position 34 erkannt und auf Position 29 zurückgesprungen.

In Position 29 wird ein Reset des Mikrocomputers ausgelöst. Wäre die Watchdog-Schaltung nicht in Ordnung, dann würde der Resetbefehl nicht ausgelöst werden und der Mikrocomputer nach einer gewissen Zeit abgeschaltet werden bzw. ein Fehlersignal ausgegeben.

Nach dem Rücksprung in Position 29 wird nun in Position 30 das zuvor eingeschriebene Kennwort 1 ausgelesen und damit in Position 31 erkannt, daß das Kennwort nicht "neutral" ist. In diesem Fall wird das Kennwort 1 auf der Anzeige 51 dargestellt, wodurch man den Wert für die maximale Pausendauer ablesen kann. Danach wird in der zweiten Spalte in Position 39 das Kennwort 2 ausgelesen und in Position 40 überprüft. Das Kennwort 2 entspricht dem unteren Grenzwert T_{\min} . Der weitere Prüfablauf erfolgt analog, wie zuvor beschrieben. In Position 41 wird wieder der Zykluszähler

auf einen beliebigen Wert, beispielsweise 5 gesetzt und in Position 42 wird eine neue Startzeit T_{norm} , beispielsweise wieder 5 ms, eingegeben und als Codewort 2 im Speicher 6 abgelegt. Die Eingaben für die Startzeiten sind bereits bei der Erstellung der Watchdog-Überwachung festgelegt.

In Position 43 erfolgt nun durch die Watchdog-Überwachung die Abfrage nach Unterschreitung der minimalen Pausendauer T_{min} . In Position 44 wird wieder der Zähler auf eine Position zurückgesetzt und in Position 45 der Zählerstand auf den Wert null abgefragt. Es erfolgt eine erneute Puls- bzw. Pausenausgabe mit gleicher Länge und ein Rücksprung auf Position 43. Die Schleife 43 — 44 — 45 wiederholt sich so oft, bis der Zähler auf null gesetzt ist. Danach erfolgt ein Sprung auf Position 47, in der der Zähler auf einen neuen Startwert gesetzt wird. In Position 46 wird nun die Pausendauer um eine Zeiteinheit reduziert, als Codewort 2 im Speicher 6 abgelegt, und in Position 43 erneut auf den Grenzwert abgefragt. Anschließend wird die Schleife 43 — 44 — 45 — 43 wieder so oft durchlaufen, bis der Zähler den Wert null hat.

Nach dem Start des Mikrocomputers kann dieser nun beide Codeworte 1 und 2 auslesen. Er erkennt, daß beide Codeworte 1, 2 nicht "neutral" sind. Nach der Darstellung des Codeworts 2 auf der Anzeige 52 werden die beiden Speicherzellen (Position 50) wieder auf "neutral" gesetzt, um den Test wieder zu initialisieren. Er springt dann über die Position 31, 39 und 40 in die Startposition seines regulären Arbeitsprogramms (Position 49) und kann dieses Programm abarbeiten. Die Anzeigen 51 und 52 können auch als einzige Anzeige ausgebildet sein.

Für den Fall eines flüchtigen Speichers oder das Löschen des nicht flüchtigen Speichers innerhalb des Arbeitsprogramms von außen (zum Beispiel über Diagnose) kann Schritt 50 so entfallen, wenn man möchte, daß erst beim Ausschalten der Watchdog-Schaltung bzw. des Mikrocomputers bzw. der Spannungsversorgung des Speichers werden die Codeworte gelöscht, damit beim nächsten Kaltstart des Mikrocomputers ein erneuter Watchdog-Test erfolgen kann. Dann liest der Mikrocomputer im Warmstart-Fall die nicht neutralen Codeworte 1 und 2 aus und beginnt sofort mit dem Arbeitsprogramm.

4. Vorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Impulsfolge abgegeben wird, bevor das Arbeitsprogramm des Mikrocomputers (1) startet.

5. Vorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der Mikrocomputer (1) bei fehlendem Codewort den Prüfzyklus für die Watchdog-Schaltung startet.

6. Vorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Codewort geändert wird, wenn die Prüfung der Watchdog-Schaltung positiv verläuft.

Hierzu 2 Seite(n) Zeichnungen

Patentansprüche

1. Vorrichtung mit einem Mikrocomputer und einer Watchdog-Schaltung, deren Eingang mit einem Impulsausgang des Mikrocomputers und deren Ausgang mit einem Steuereingang eines Mikrocomputers verbunden ist, **dadurch gekennzeichnet**, daß der Mikrocomputer (1) einen Impulsgeber (11) aufweist, daß der Impulsgeber (11) wenigstens zeitweise eine Impulsfolge mit variabler Pulsdauer (T_i) und/oder Pausendauer (T_p) und/oder Amplitude an die Watchdog-Schaltung (4) abgibt, daß die Watchdog-Schaltung (4) die abgegebene Impulsfolge mit einem vorgegebenen Grenzwert vergleicht und bei deren Über- und/oder Unterschreiten ein Signal an den Mikrocomputer (1) abgibt.

2. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, daß die Pulsdauer (T_i) und/oder die Pausendauer (T_p) der Impulsfolge schrittweise veränderbar ist.

3. Vorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Signal einen Reset des Mikrocomputers (1) auslöst.

FIG. 1

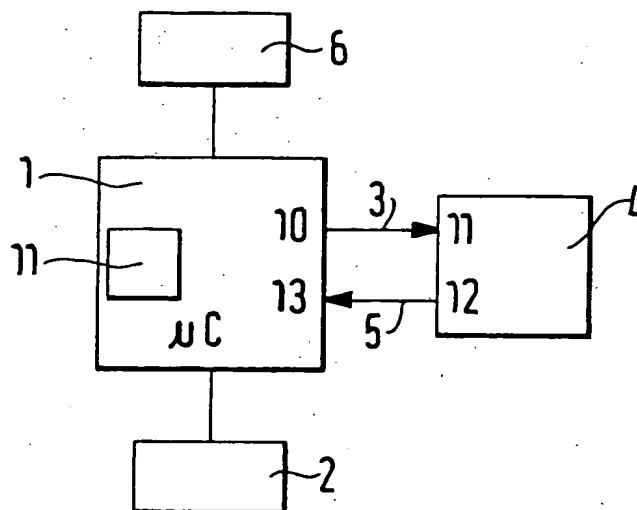


FIG. 2

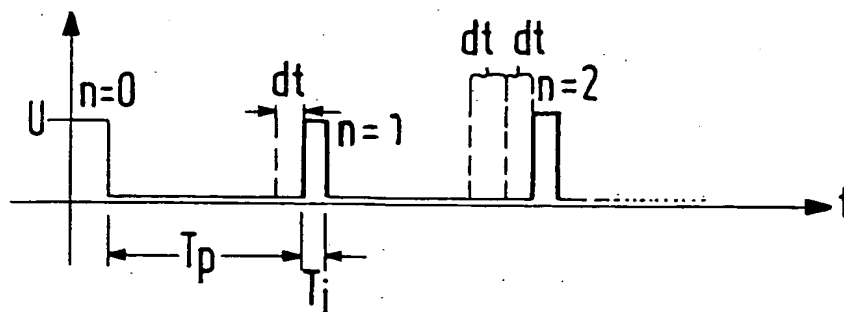
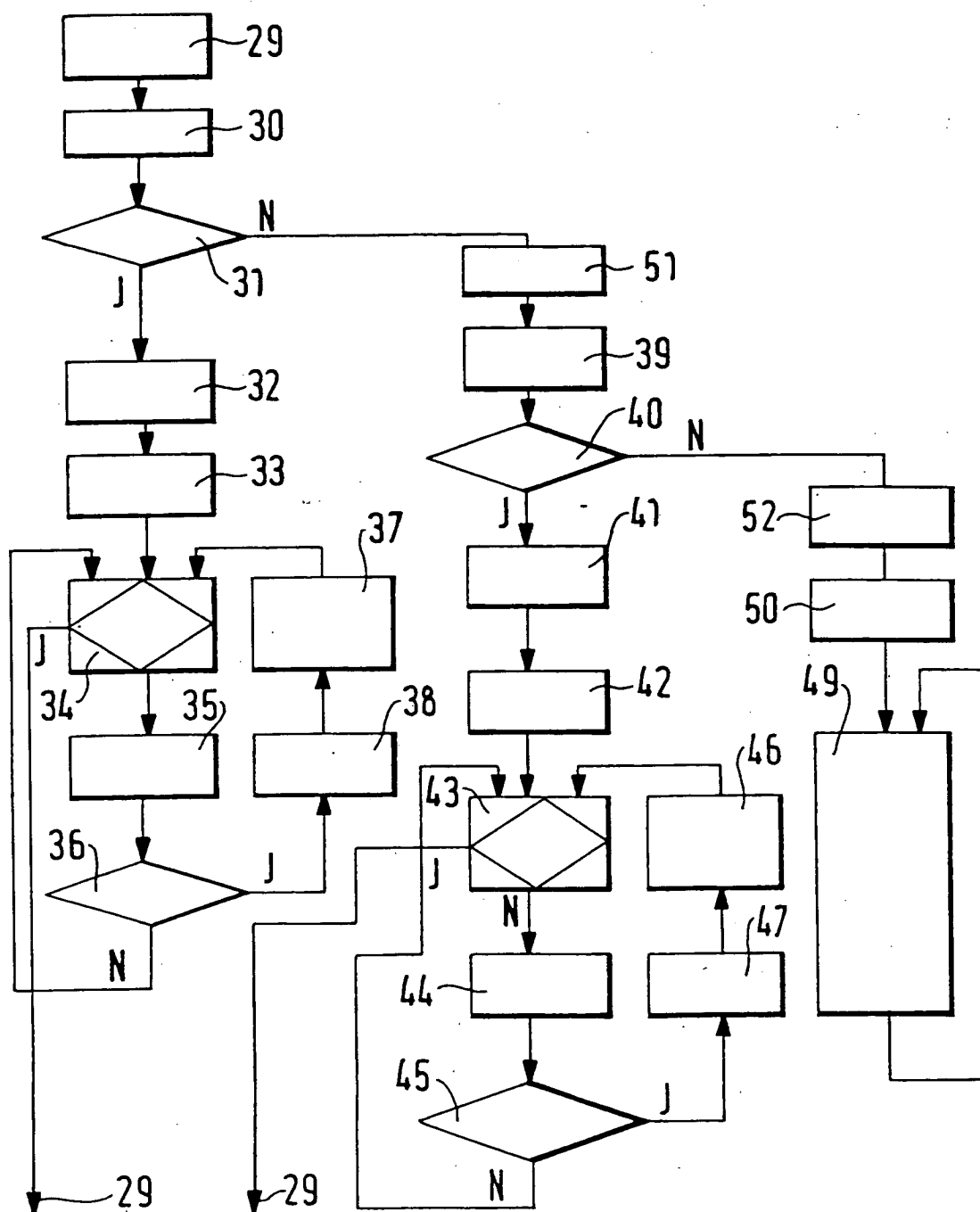
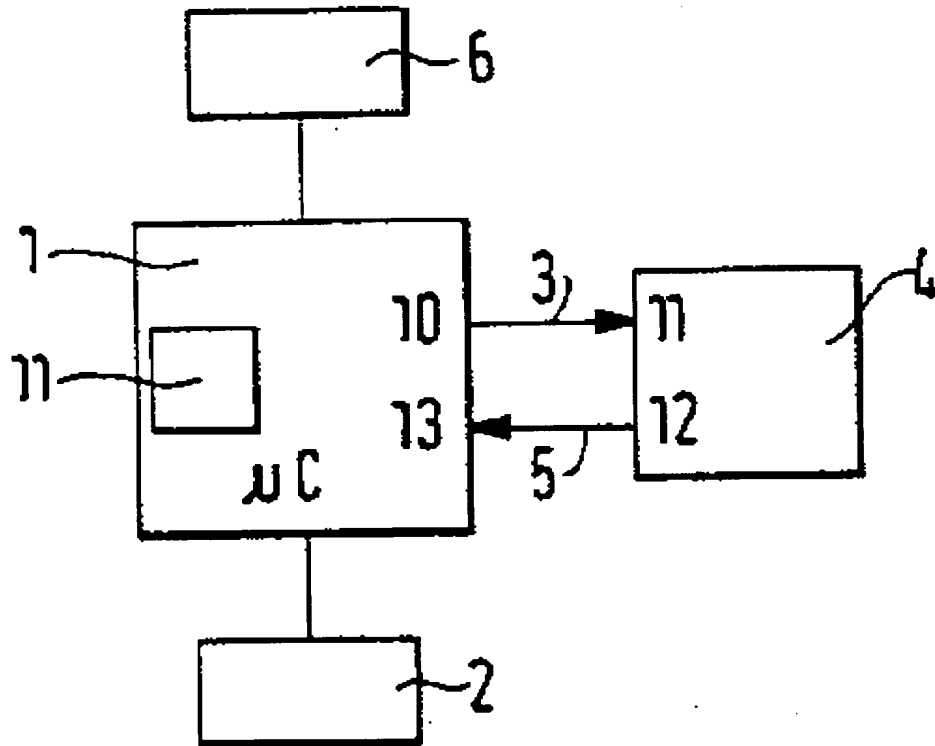


FIG. 3



AN: PAT 1992-201125
TI: Testing device for watchdog function circuit changes pulse period for test when cold start is made
PN: DE4039355-A
PD: 11.06.1992
AB: The watchdog circuit (4) is coupled to the output (10) of a microcomputer (1) and receivers pulses that relate to a nominal period (T_p). The watchdog determines of the period of the pulses is less than T_p in which case the watchdog output (12) is not activated. If greater than T_p the watchdog generates a reset for the processor. In the reset case a code is read from memory (6) that allows the working programme to commence. The code is then changed and allows a new test of the watchdog when a new restart is made.; Allows watchdog function to be checked.
PA: (BOSC) BOSCH GMBH ROBERT;
IN: ANGERBAUER M; HOFSAESS M; NITSCHKE W; SCHWEREN H;
FA: DE4039355-A 11.06.1992; US5522040-A 28.05.1996;
DE4039355-C2 30.07.1998; JP3280684-B2 13.05.2002;
CO: DE; JP; US;
IC: G06F-011/00; G06F-011/30;
MC: T01-G03; T01-G05A; T01-G05C;
DC: T01;
FN: 1992201125.gif
PR: DE4039355 10.12.1990;
FP: 11.06.1992
UP: 27.06.2003

FIG. 1



THIS PAGE BLANK (USPTO)

DOCKET NO: S3-02P14830

SERIAL NO: 10/535,126

APPLICANT: Grafhoff et al.

LERNER AND GREENBERG P.A.

P.O. BOX 2480

HOLLYWOOD, FLORIDA 33022

TEL (054) 025-1100